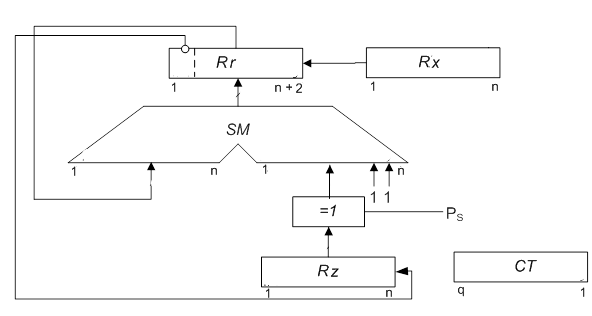
**

*Рисунок 2.36 – Операційна схема*

2.8.3) *Змістовний мікроалгоритм:*

2.8.4) *Таблиця станів регістрів (лічильника):*

так

ні

1

0

Початок

Rr := 0;

Rx := X2;

Rz := 0;

CT := 15;

Rr := l2(Rr).Rx[1, 2];

Rr[1]

Rr := Rz + Rr + 11;

Rr := l2(Rr).Rx[1, 2];

Rz := l(Rz).Rr[1];

CT := CT – 1;

Rx := l(Rx).0;

CT = 0

Кінець

*Рисунок 2.37– Змістовний мікроалгоритм*

Rr := + Rr + 11;